

6/4/4

FN- DIALOG(R)File 347:JAPIO|
CZ- (c) 2001 JPO & JAPIO. All rts. reserv.|
TI- VOICE SPECTRUM ANALYZER
PN- 63 -153598 -JP 63153598 A-
PD- June 25, 1988 (19880625)
AU- NAKATANI TOMOFUMI; NAKAMURA SHOGO
PA- RICOH CO LTD [000674] (A Japanese Company or Corporation), JP (Japan)
AN- 61-278052 -JP 86278052-
AN- 61-278052 -JP 86278052-
AD- November 21, 1986 (19861121)
IC- -4- G10L-007/00
CL- 42.5 (ELECTRONICS -- Equipment)
KW- R108 (INFORMATION PROCESSING -- Speech Recognition & Synthesis)

6/4/5

FN- DIALOG(R)File 347:JAPIO|
CZ- (c) 2001 JPO & JAPIO. All rts. reserv.|
TI- DEVICE FOR ATTACHING COVER
PN- 63 -010597 -JP 63010597 A-
PD- January 18, 1988 (19880118)
AU- KANBA MISAO; UTSUNOMIYA KEISUKE; KINDO TAKASHI
PA- MATSUSHITA ELECTRIC IND CO LTD [000582] (A Japanese Company or Corporation), JP (Japan)
AN- 61-154745 -JP 86154745-
AN- 61-154745 -JP 86154745-
AD- July 01, 1986 (19860701)
IC- -4- H05K-005/03
CL- 42.1 (ELECTRONICS -- Electronic Components)

S9

2 PN=(6224932 OR 8065357)

?t s9/4/all

9/4/1

FN- DIALOG(R)File 347:JAPIO|
CZ- (c) 2001 JPO & JAPIO. All rts. reserv.|
TI- PC CARD RADIO MODEM
PN- 08-065357 -J P 8065357 A-
PD- March 08, 1996 (19960308)
AU- TANAKA MASAHIKO
PA- NEC CORP [000423] (A Japanese Company or Corporation), JP (Japan)
AN- 06-211740 -JP 94211740-
AN- 06-211740 -JP 94211740-
AD- August 15, 1994 (19940815)
IC- -6- H04L-029/10; H04B-001/40; H04L-013/08; H04L-027/00
CL- 44.3 (COMMUNICATION -- Telegraphy); 44.5 (COMMUNICATION -- Radio Broadcasting)
AB- PURPOSE: To prevent a user from getting confused with transmission and reception information by confirming the information in real time when data are sent and received over plural lines by using a PC card radio modem.

CONSTITUTION: This PC card radio modem consists of an infrainterface part 15 which has a radio interface function for plural radio lines, an interface part 16, based upon the PCMCIA standards, which makes a connection with a data terminal device where the radio modem is connected, a memory part 17 which stores information sent and received by the infrainterface part 15, a display part 14 which displays the stored sent and received information, and a control part

18 which controls those respective parts. Transmission and reception information when the data are sent and received over plural lines is stored in the memory part 17 and displayed at the display part 14, and consequently the user of the terminal can recognize plural transmission and reception states in real time without confusion by looking at the display.

9/4/2

FN- DIALOG(R)File 347:JAPIO|
CZ- (c) 2001 JPO & JAPIO. All rts. reserv.|
TI- PACKET CONVERTER
PN- 06-224932 -J P 6224932 A-
PD- August 12, 1994 (19940812)
AU- SHIMOJO YOSHIMITSU; KUMAKI YOSHINARI
PA- TOSHIBA CORP [000307] (A Japanese Company or Corporation), JP (Japan)
AN- 05-009087 -JP 939087-
AN- 05-009087 -JP 939087-
AD- January 22, 1993 (19930122)
IC- -5- H04L-012/48; H04L-012/56
CL- 44.3 (COMMUNICATION -- Telegraphy)
SO- Section: E, Section No. 1629, Vol. 18, No. 593, Pg. 98, November 11, 1994 (19941111)
AB- PURPOSE: To eliminate the need for execution of exceptional processing in other processing by executing the exemption processing for a processing by applying conversion processing to a packet whose input processing is finished and starting output processing after the conversion processing is finished.

CONSTITUTION: An input processing section 11 executes required input processing prior to the conversion processing by a conversion processing section 12. The conversion processing section 12 references a routing tag table 2 with respect to a received packet whose input processing is finished to execute the conversion processing thereto. An output processing section 13 applies output processing to the packet whose conversion processing is executed. Thus, since the conversion processing is applied to a packet whose input processing is finished and the output processing is started after the conversion processing is finished, even when a processing such as exemption processing is executed in the input processing, it is not required to execute the exceptional processing in other processing such as the conversion processing. Thus, the timing design is facilitated.

?log

05jul01 10:26:14 User116074 Session D4861.2
\$3.71 0.339 DialUnits File347
\$2.10 2 Type(s) in Format 2
\$7.50 5 Type(s) in Format 4
\$9.60 7 Types
\$13.31 Estimated cost File347
\$1.00 TYMNET
\$14.31 Estimated cost this search
\$14.55 Estimated total session cost 0.402 DialUnits

公開実用 昭和63- 153598

⑩ 日本国特許庁(JP)

⑪ 実用新案出願公開

⑫ 公開実用新案公報(U) 昭63-153598

⑬ Int. Cl.⁴
H 05 K 9/00

識別記号 庁内整理番号
G-8624-5F

⑭ 公開 昭和63年(1988)10月7日

審査請求 未請求 (全 頁)

⑮ 考案の名称 シールドケース取付構造

⑯ 実 願 昭62-47372

⑰ 出 願 昭62(1987)3月30日

⑱ 考 案 者 及 川 吉 男 東京都港区芝5丁目33番1号 日本電気株式会社内
⑲ 出 願 人 日本電気株式会社 東京都港区芝5丁目33番1号
⑳ 代 理 人 弁理士 村田 幹雄

明 細 書

1. 考案の名称

シールドケース取付構造

2. 実用新案登録請求の範囲

基板上に搭載される下端に板状の脚を持つ薄板金からなるシールドケースと、前記脚を挿入する取付穴を備えるプリント基板とからなるシールドケース取付構造に於いて、シールドケースの前記脚を除く下端周囲に任意の溝を複数個設け、ばね状の縁とすると共に、前記脚に前記ばね状の縁と共同してプリント基板を挟持する略V字形の曲げ部を設けたことを特徴とするシールドケース取付構造。

3. 考案の詳細な説明

[産業上の利用分野]

本考案は、電子部品搭載用プリント基板のシールドケース取付構造に関し、特に半田付け作業を行なうことなく十分なシールド効果をもつことが

できるシールドケース取付構造に関する。

〔従来の技術〕

従来、この種のシールドケース取付構造は第3図に図示されている如く、薄板金製の枠体で下端に板状の脚11aを持つシールドケース11と、前記脚を挿入する取付穴21aを備えたプリント基板21とを有している。そして、前記脚11aを取付穴21aに挿入して半田41付けするか(第4図)、あるいは、前記脚に突部を設け、この突部を取付穴に掛止させて(図示せず)、抜け止め構造としていた。

〔解決すべき問題点〕

上述した従来のシールドケースは枠体の下端に板状の脚を持ち、前記脚を除く下端面は直線状をなし且つ剛体構造となっているので、第4図に図示されている如く、プリント基板に取付ける際シールドケースとプリント基板の間に浮き31や前記脚を介したスリット状の隙間が生じ、高周波

帯域に於いては十分なシールド効果が得られないという欠点がある。尚、上述した従来構造で十分なシールド効果を得ようとする場合には、前記脚を半田付けするだけでなく下端周囲を全周にわたって半田付けする等の必要があり、作業が繁雑になるばかりでなく周辺の搭載部品への制約がでてくる等の欠点がある。

〔問題点の解決手段〕

上述した従来技術の問題点を解決する本考案は、基板上に搭載される下端に板状の脚を持つ薄板金からなるシールドケースと、前記脚を挿入する取付穴を備えるプリント基板とからなるシールドケース取付構造に於いて、シールドケースの前記脚を除く下端周囲に任意の溝を複数個設け、ばね状の縁とすると共に、前記脚に前記ばね状の縁と共同してプリント基板を挟持する略V字形の曲げ部を設けたことを特徴としており、シールドケースとプリント基板との接触圧力を大きくする

ことによりシールド効果を高めている。

〔実施例〕

次に本考案について図面を参照して説明する。

第1図は本考案の一実施例を示す斜視図である。第2図(イ)(ロ)は本考案によるシールドケース取付構造を示す取付部断面図であり、各々シールドケースの断面形状の一例を示す。

本考案のシールドケース取付構造は、概略的にプリント基板2と、このプリント基板2上に搭載される薄板金からなるシールドケース1とから構成されている。シールドケース1は、下端に略V字形曲げ部を持つ脚1aと、脚1aを除く下端周囲に任意の溝1bを設けて、ばね状に形成した縁1cとを持っている。一方、プリント基板2は、脚1aを挿入する取付穴2aを有しており、その裏面及び表面にそれぞれ脚1aと係合するアース座2bと縁1cと係合するアース座2cとを備えている。これにより、シールドケー

ス1とプリント基板2のアース座との接触面積が増大する。シールドケース1の脚1aとばね状の縁1cは、プリント基板2を弾性的に挟持できるように所定の寸法に形成されている。また、シールドケース1の脚1aの具体的形状としては、第2図(イ)(ロ)に図示されている如き形状の他、種々の形状を採用し得る。

次に、本考案のシールドケース取付構造の動作について説明する。

シールドケース1をプリント基板2上から押込むと、脚1aは撓みながら取付穴2aを通過して下降し、一方、縁1cはアース座2cに接触して撓む。そして、脚1aの曲げ部が取付穴2aを通過した時点で脚1aは復元し、アース座2bと接触すると共に、脚1aが取付穴2aから抜け出ないように掛止する。一方、縁1cは、溝1bによりそのばね力を分散化された状態で、それぞれ独立にアース座2cと接触し、シールドケース1の曲

げ部を有する脚 1 a と共同してプリント基板 2 を挟持、固定する。

〔考案の効果〕

以上説明したように本考案は、シールドケースの下端に略 V 字形曲げ部を持つ脚と、前記脚を除く下端周囲に任意の溝を複数個設けることによって形成したばね状の縁とを有しており、これら 2 つの部分によって弾性的にプリント基板を挟持することにより、シールド効果を高めている。

又、本考案によればシールドケースの半田付けは不要で、且つ取付及び取外しが自在である。さらに、周辺搭載部品への実装制約が緩和され、実装の高密度化が実現できると共に組立調整作業の能率の向上を計ることができる。

4. 図面の簡単な説明

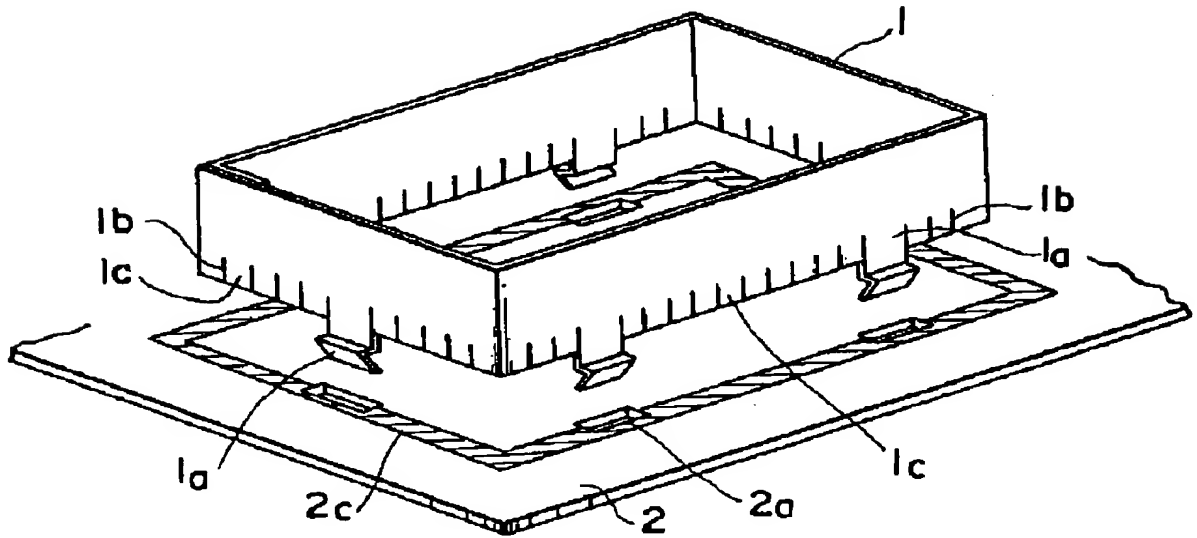
第 1 図は本考案のシールドケース取付構造の分解斜視図、第 2 図 (イ) (ロ) は本考案によるシールドケース取付構造を示す取付部断面図、第 3 図は

従来のシールドケース取付構造を示す分解斜視図、そして、第4図は従来のシールドケース取付構造を示す断面図である。

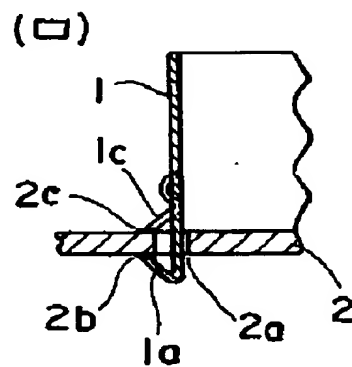
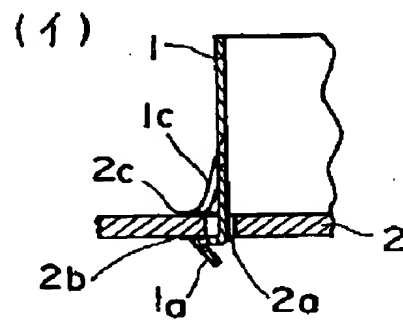
1 : シールドケース	1 1 : シールドケース
1 a : 脚	1 1 a : 脚
1 b : 溝	2 1 : プリント基板
1 c : 縁	2 1 a : 取付穴
2 : プリント基板	3 1 : 浮き
2 a : 取付穴	4 1 : 半田
2 b, 2 c : アース座	

代理人 弁理士 村田 幹雄

第 1 図



第 2 図

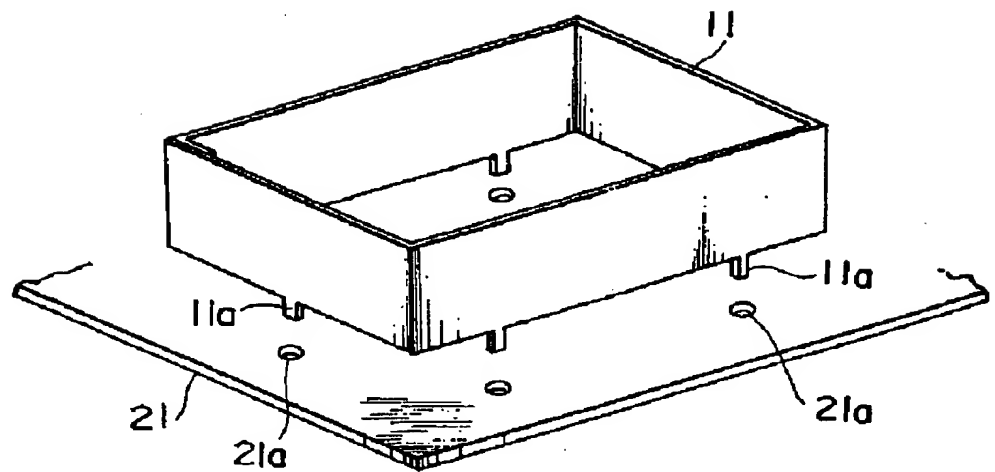


9:76

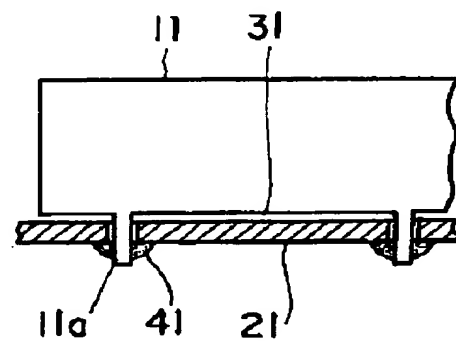
実開 63 - 153598

代理人 弁理士 村田 幹雄

第 3 図



第 4 図



977

実開 63-15359 8

代理人 弁理士 村田 幹